

“2015, Año del Generalísimo José María Morelos y Pavón”

<p>Nombre de la Asignatura: PROCESAMIENTO DE SEÑALES EN TIEMPO REAL</p> <p>Línea de Investigación o Trabajo: Procesamiento de señales eléctricas y electrónicas</p> <p>Tiempo de dedicación del estudiante a las actividades de:</p> <p>DOC-TIS-TPS-CRÉDITOS</p> <p>48-20-100-6</p>

DOC: Docencia; TIS Trabajo Individual Significativo; TPS Trabajo Profesional Supervisado

1. Historial de la Asignatura. Establece información referente a lugar y fecha de elaboración y revisión, quiénes participaron en su definición y algunas observaciones académicas.

Fecha revisión / actualización	Participantes	Observaciones, cambios o justificación
Agosto 2011	Javier Vega Pineda Mario I. Chacón Murguía	Materia opcional para los estudiantes que siguen la línea de investigación de Procesamiento de señales eléctricas y electrónicas.

2. Pre-requisitos y corequisitos. Se establecen las relaciones anteriores o posteriores que tiene esta asignatura con otras.

Pre-requisitos: Procesamiento de señales.

3. Objetivo de la asignatura.

Trabajar con tecnologías de software y hardware para la implantación de los conceptos más importantes del procesamiento digital de señales que se lleven a cabo en tiempo real y aplicar experimentalmente herramientas asociadas con la implementación de aplicaciones enfocadas a la solución de problemas orientados al procesamiento digital de señales.

4. Aportación al perfil del graduado.

Al terminar el curso el estudiante tendrá experiencia en el desarrollo de aplicaciones orientadas al procesamiento digital de señales aplicando técnicas de desarrollo tanto en hardware (microprocesadores de DSP y dispositivos digitales FPGA) como en software.

Contará el estudiante con conceptos y elementos de medición de las características de sistemas para su optimización y desarrollo con el enfoque de tiempo real.

5. Contenido temático. Se establece el temario (temas y subtemas) que conforman los contenidos del programa de estudio, debiendo estar organizados y secuenciados. Además de que los temas centrales conduzcan a lograr el objetivo de la materia.

Unidad	Temas	Subtemas
1. INTRODUCCIÓN AL PROCESAMIENTO DIGITAL DE SEÑALES	1.1 Señales y sistemas discretos en el tiempo	1.1.1 Señales discretas y sus propiedades 1.1.1 Conversión de señales continuas a discretas, muestreo



“2015, Año del Generalísimo José María Morelos y Pavón”

	<p>1.2 Análisis de sistemas en el dominio de la frecuencia</p> <p>1.3 Filtros digitales</p>	<p>1.1.2 La sumatoria de convolución</p> <p>1.1.3 La función del sistema, dominio Z</p> <p>1.1.4 Propiedades de los sistemas</p> <p>1.2.1 Respuesta a la frecuencia</p> <p>1.2.2 Análisis de Fourier</p> <p>1.3.1 Filtros FIR</p> <p>1.3.2 Filtros IIR</p>
2. DEFINICIONES Y TEORIA DE PROCESAMIENTO EN TIEMPO REAL	<p>2.1 Conceptos de tiempo real</p> <p>2.2 Procesamiento aproximado</p> <p>2.3 Procesadores</p>	<p>2.1.1 Procesamiento de flujo</p> <p>2.1.2. Procesamiento en bloques</p> <p>2.1.3. Procesamiento vectorial</p> <p>2.3.1 Propósito general</p> <p>2.3.2 DSP</p> <p>2.3.3 Especializados</p>
3. ELEMENTOS BÁSICOS DEL PROCESAMIENTO DIGITAL DE SEÑALES EN TIEMPO REAL	<p>3.1 Análisis de “Tradeoff”</p> <p>3.2 Mapeo algoritmo-arquitectura</p>	<p>3.1.1 Complejidad del algoritmo</p> <p>3.1.2 Software-Hardware</p> <p>3.1.3 Espacio-Tiempo en software</p> <p>3.1.4 Espacio-tiempo en hardware</p>
4. ARQUITECTURAS PARA ANÁLISIS EN PROCESAMIENTO DE SEÑALES	<p>Los temas son una muestra de las arquitecturas posibles sin embargo, pueden ser otras las que se vean en el curso y serán de acuerdo a los intereses de los estudiantes y el instructor.</p>	<p>4.1.1 Antecedentes</p> <p>4.1.2 Filtros Digitales</p> <p>4.1.3 Transformada de Fourier</p> <p>4.1.4 Transformada Wavelet</p> <p>4.1.5 Codificación predictiva lineal</p> <p>4.1.6 Codificación de voz</p> <p>4.1.7 Compresión de señales</p>
5. MÉTODOS Y HERRAMIENTAS PARA EL DISEÑO DE SISTEMAS EN DSP EN TIEMPO REAL	<p>5.1 Microprocesador TMS320C6713 (DSP)</p> <p>5.2 MATLAB, SIMULINK, LABVIEW y DSP en aplicaciones de tiempo real</p> <p>5.3 Lógica programable de alta densidad</p>	<p>5.1.1 Arquitecturas de DSP</p> <p>5.1.2 Arquitectura específica: el DSP TMS320C6713, software de desarrollo Code Composer Studio (CCS) y DSP/BIOS de Texas Instruments.</p> <p>5.3.1 Implementación de estructuras en hardware para algoritmos de DSP utilizando dispositivos CPLD, FPGA y software de desarrollo.</p>

“2015, Año del Generalísimo José María Morelos y Pavón”

6. Metodología de desarrollo del curso. Se establecen las estrategias y las actividades que sean funcionales y adecuadas para lograr el aprendizaje de los estudiantes.

- El curso incluirá trabajo experimental con sistemas de desarrollo y dispositivos electrónicos de alta capacidad como microprocesadores de DSP y FPGA y herramientas de desarrollo y análisis asociadas.
- Se trabajará en el modelado, análisis y desarrollo de sistemas utilizando MATLAB o LabVIEW.
- Existirá un horario establecido de asesoría y en caso de no poder asistir el estudiante en el horario establecido, se programará con anticipación la asesoría en horario diferente.

7. Sugerencias de evaluación. Se expondrán las estrategias, los procedimientos y las actividades de evaluación que, retomados de la experiencia de los cuerpos académicos, sean adecuados para una evaluación correcta.

- Cada unidad se calificará mediante examen. Las tareas y asignaciones de trabajo podrán ser complementos a la calificación del examen en función de la calidad demostrada en su desarrollo y resultados.
- Existirá un proyecto semestral el cual tiene un peso bastante fuerte en la calificación final y será también de acuerdo a la calidad y resultados del mismo. El proyecto semestral se irá dosificando a lo largo del semestre y calificando en cada etapa del mismo para al final sacar un promedio aplicable a cada unidad.
- En general se tendrá la ponderación siguiente para llegar a una calificación final:
 - Examen de la unidad 40%
 - Laboratorios y tareas 20%
 - Proyecto semestral 40%
 - Total 100%

8. Bibliografía y Software de apoyo. Se enumerarán la bibliografía y el software de apoyo recomendado, además de las fuentes de información de distinta índole (hemerográficas, videográficas, electrónicas, etc.).

- Notas del instructor y artículos para su lectura y análisis.

Algunas referencias de apoyo al curso:

- John G. Ackenhusen, Real-Time Signal Processing, Prentice Hall, 1999.
- Vojin, G. Oklobdzija, Editor, “The Computer Engineering Handbook, Digital Systems and Applications,” 2nd Ed., CRC Press, 2008. Un texto muy interesante.
- R. Chassaing, Digital Signal Processing and Applications with the C671 and C6416 DSK, Wiley, NY, ISBN 0471690074, 2004.

Existe mucha información en el Internet en los lugares de los fabricantes de equipo y software:

- www.ti.com Texas Instruments
- www.altera.com Altera
- www.mathworks.com Mathworks (Matlab)
- www.analog.com Analog Devices
- www.xilinx.com Xilinx



“2015, Año del Generalísimo José María Morelos y Pavón”

9. Prácticas propuestas. Se deberán desarrollar las prácticas que se consideren necesarias por tema.

Unidad	Prácticas
1. INTRODUCCIÓN AL PROCESAMIENTO DIGITAL DE SEÑALES	Lab. 1 Desarrollo de filtros digitales usando las herramientas de Matlab
2. DEFINICIONES Y TEORIA DE PROCESAMIENTO EN TIEMPO REAL	Lab. 2 Desarrollo y comparación de filtros digitales por flujo y por bloques
3. ELEMENTOS BÁSICOS DEL PROCESAMIENTO DIGITAL DE SEÑALES EN TIEMPO REAL	Lab. 3 Desarrollo de algoritmos optimizandos en software o en hardware
4. ARQUITECTURAS PARA ANÁLISIS EN PROCESAMIENTO DE SEÑALES	Lab 4. Desarrollo de aplicaciones en el DSP 6713
5. MÉTODOS Y HERRAMIENTAS PARA EL DISEÑO DE SISTEMAS EN DSP EN TIEMPO REAL	Lab 5. Desarrollo de aplicaciones de DSP utilizando FPGA

10. Nombre y firma del catedrático responsable

Dr. Javier Vega Pineda

