

“2015, Año del Generalísimo José María Morelos y Pavón”

Nombre de la Asignatura: ELECTRONICA DE POTENCIA
Línea de Investigación o Trabajo: Automática e informática industrial
Tiempo de dedicación del estudiante a las actividades de:
DOC-TIS-TPS-CRÉDITOS
48 20 100 6

DOC: Docencia; TIS Trabajo Individual Significativo; TPS Trabajo Profesional Supervisado

1. **Historial de la Asignatura.** Establece información referente a lugar y fecha de elaboración y revisión, quiénes participaron en su definición y algunas observaciones académicas.
- 2.

Fecha revisión / actualización	Participantes	Observaciones, cambios o justificación
Abril 2010-Enero 2011	Rogelio E. Baray Arana	

2. Pre-requisitos y corequisitos. Se establecen las relaciones anteriores o posteriores que tiene esta asignatura con otras.

- Electrónica Analógica y Electrónica Digital

3. Objetivo de la asignatura.

El estudiante analizará los principales dispositivos electrónicos bajo los conceptos de electrónica de potencia y el control de la energía eléctrica para lograr la capacidad de análisis y diseño de las diferentes topologías relativas a la conversión de la energía.

4. Aportación al perfil del graduado.

Herramientas modernas para el análisis y solución de problemas en el área de la electrónica de potencia.

5. Contenido temático. Se establece el temario (temas y subtemas) que conforman los contenidos del programa de estudio, debiendo estar organizados y secuenciados. Además de que los temas centrales conduzcan a lograr el objetivo de la materia.

Unidad	Temas	Subtemas
1	Dispositivos semiconductores de potencia	1.1 Introducción 1.2 SCR, TRIAC, MOSFET, IGBT, GTO. 1.2.1 Funcionamiento 1.2.2 Curva característica 1.2.3 Hoja de datos 1.2.4 Limitación di/dt 1.2.5 Limitación dv/dt 1.3 Dispositivos inteligentes de potencia “Smart Power”
2	Rectificadores controlados	2.1 Rectificadores de media onda 2.2 Rectificadores de onda completa 2.3 Cargas R,C,L.
3	Convertidores	3.1 Convertidores DC-AC



“2015, Año del Generalísimo José María Morelos y Pavón”

		3.2 Convertidores AC-DC 3.3 Convertidores DC-DC 3.4 Convertidores AC-AC
4	Inversores	4.1 Análisis en media onda 4.2 Conmutación de carga en el inversor de media onda 4.3 Inversor tipo puente en una fase 4.4 Control de voltaje en inversores de una fase 4.5 Inversor de corriente 4.6 Inversor de voltaje 4.7 Inversor trifásico de onda cuadrada 4.8 Inversor EPWM 4.9 Inversor SPWM 4.10 Técnicas avanzadas de modulación
5	Análisis armónico de convertidores	5.1 Análisis matemático en armónicos y distorsión 5.2 La FFT y el análisis armónico en convertidores 5.3 Espectros de corriente de E/S 5.4 Espectros de voltaje en E/S 5.5 Estándares americanos y europeos sobre compensación de armónicos
6	Filtros de Entrada/Salida	6.1 Diseño de filtros de salida 6.2 Diseño de filtros de entrada 6.3 Filtros EMI

6. Metodología de desarrollo del curso. Se establecen las estrategias y las actividades que sean funcionales y adecuadas para lograr el aprendizaje de los estudiantes.

El curso se imparte con horas clase frente a grupo. Con estrategias de enseñanza como exposición y material desarrollado, así como estrategias de aprendizaje para el procesamiento de la información, análisis y síntesis de la información por medio de la técnica de aprendizaje basado en problemas (PBL en sus siglas en inglés) o bien para el proyecto se usa la técnica de aprendizaje basado en proyecto, así mismo se aprovecha como estrategia de aprendizaje el propio portafolio de evidencias y se complementa con prácticas de laboratorio experimentales, Además si la cantidad de alumnos lo permite se introduce el aprendizaje colaborativo.

7. Sugerencias de evaluación. Se expondrán las estrategias, los procedimientos y las actividades de evaluación que, retomados de la experiencia de los cuerpos académicos, sean adecuados para una evaluación correcta.

- Evaluar con exámenes
- Tareas individuales y colaborativas.
- Prácticas individuales y colaborativas.
- Exposición
- Proyecto (opcional)

8. Bibliografía y Software de apoyo. Se enumerarán la bibliografía y el software de apoyo recomendado, además de las fuentes de información de distinta índole (hemerográficas, videográficas, electrónicas, etc.).



“2015, Año del Generalísimo José María Morelos y Pavón”

1. Dewan & Strauhgen, Power Semiconductor Circuits, Wiley, 1975.
2. Rashid M., Power Electronic Circuit, Devices and Application, PH, 1988
3. Bedford & Hoft, Principios de Circuitos Convertidores, Wiley, 1964
4. Pelly, Thyristor Phase-Controlled Converted and Cycloconvertes, Wiley, 1971
5. Sen, Principles of Electronic Machines and Power Electronics, Wiley, 1989
6. Lilen Henry, Tiristores y TRIACS, Marcombo Editores
7. Raimshaw R., Electrónica de Potencia, Marcombo Editores
8. Lander C., Power Electronics, McGraw Hill
9. GE, Thyristor Manual
10. Bose Bilmak, Microcomputer Control of Power Electronics and Drives, IEEE Press

9. Prácticas propuestas. Se deberán desarrollar las prácticas que se consideren necesarias por tema.

Unidad	Prácticas
1. DISPOSITIVOS SEMICONDUCTORES DE POTENCIA	Practica 1. Identificación de características de dispositivos de conmutación. Análisis de la respuesta en la frecuencia y en potencia. Práctica 2. Técnicas de conmutación.
2. RECTIFICADORES CONTROLADOS	Práctica 3. Diseño de un rectificador monofásico controlado, con variación de carga (R,RL, RLC) Práctica 4. Identificación de parámetros de desempeño en los rectificadores controlados. Práctica 5. Dieño y análisis de un rectificador controlado trifásico.
3. CONVERTIDORES	Práctica 6. Análisis y diseño de un convertidor de CD-CA, monofásico. Práctica 7. Análisis y diseño de un convertidor de CA-CD
4. INVERSORES	Práctica 8. Diseño y análisis de un inversor Trifásico. Práctica 9. Diseño y análisis de los parámetros de desempeño de un inversor ante variaciones de carga y señal de entrada.
5. ANALISIS ARMONICO DE CONVERTIDORES	Practica 10. Análisis de la generación de armónicos en un inversor. Práctica 11. Análisis de la generación de armónicos en un inversor.
6.	Práctica 12. Reducción de interferencia de radio frecuencia (RFI) por medio de filtros de entrada y de salida. Práctica 13. Reducción y compensación de ruido EMI (interferencia electromagnética).

10. Nombre y firma del catedrático responsable

Rogelio Enrique Baray Arana

